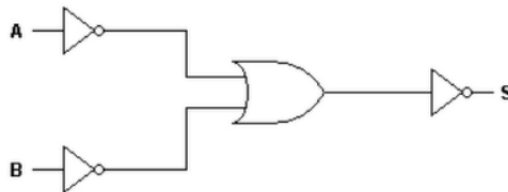


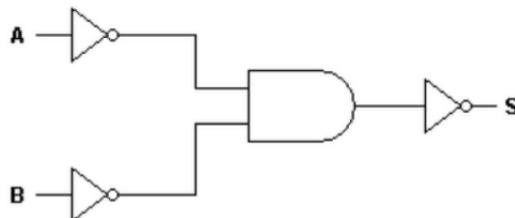
Architecture d'un ordinateur: portes logiques (TD):

Exercice 1:



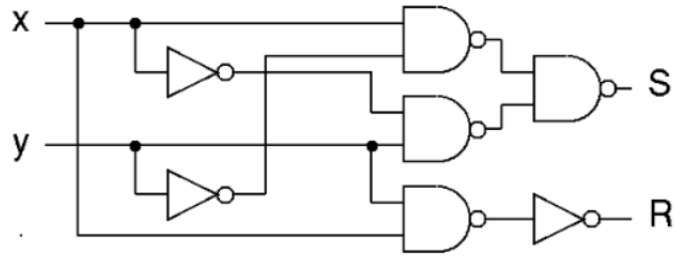
1. Dresser la table de vérité de ce circuit.
2. En déduire l'expression booléenne réalisée par ce circuit.
3. Ce circuit peut être traduit par l'expression booléenne : $\text{NON}(\text{NON}(A) \text{ OU } \text{NON}(B))$. En déduire une égalité entre expressions booléennes.

Exercice 2:



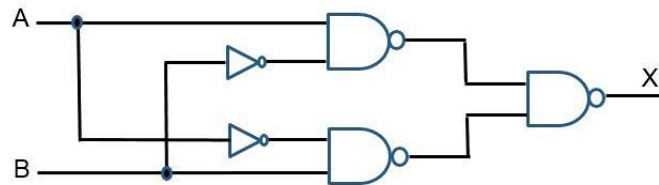
1. Dresser la table de vérité de ce circuit.
2. En déduire l'expression booléenne réalisée par ce circuit.
3. Traduite ce circuit par une expression booléenne. En déduire une égalité entre expressions booléennes.

Exercice 3:

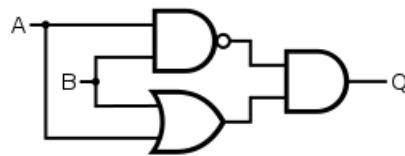


1. Dresser la table de vérité de ce circuit.
2. Quelle est la fonction de ce circuit?

Exercice 4:



1. Dresser la table de vérité de ce circuit.
2. Quelle est la fonction de ce circuit?
3. Que dire alors du circuit suivant:



Exercice 5: à vous de jouer...

<https://nandgame.com/>